



集成 LCD 驱动+死区控制的 8051 核微控制器

JS8L810 低功耗系列

软件设计注意事项

V1.0



珠海巨晟科技股份有限公司

地 址: 广东省珠海市高新区金唐路 1 号港湾 1 号湾 8 栋 4 楼

电 话: 0756-3335384 传 真: 0756-3335384

网 站: www.honor-ic.com 邮 编: 519080



版本历史

变更类型：A - 增加 M - 修订 D - 删除

变更版本号	日期	变更类型	修改人	审核	摘要
V1.0	2022.9.14	M	Yxj	Yh	正式版本

版权声明

1、本资料是为了让用户根据自身需求选择合适的产品而提供的参考资料，相关的知识产权属于珠海巨晟科技股份有限公司或来自第三方的合法授权；提供上述资料不构成对相关知识产权的许可或转让，未经珠海巨晟科技股份有限公司的许可，任何人不得翻印或者复制本资料的全部或部分内容。

2、在使用本资料所记载的信息并对有关产品是否适用做出最终判断前，请您务必将所有信息作为一个整体来评价。对于本资料所记载的信息使用不当而引起的任何损失，珠海巨晟科技股份有限公司概不负责。

3、本资料所记载的产品会持续更新迭代并发布，在购买本资料所记载的产品时，请预先向珠海巨晟科技股份有限公司确认最新信息，并请您通过公司网站、微信公众号等各种方式关注珠海巨晟科技股份有限公司公布的信息，相关更新恕不另行通知。

4、如果您需要进一步了解有关本资料所记载的信息或产品的详情，请与珠海巨晟科技股份有限公司的技术服务部门联系，我们会为您提供全方位的技术支持。

目录

1. 注意事项	1
1.1. 程序设计注意事项.....	1
1.2. 复位功能(MCLR)关闭.....	3
1.3. 系统寄存器和 LVD 寄存器配置.....	3
1.4. SWD 使用注意事项.....	3
1.5. LCD 使用注意事项.....	3
1.6. RTC 使用注意事项.....	3
1.7. 唤醒注意事项.....	4
1.8. 芯片连接 J-Link 注意事项.....	4

珠海巨晟科技股份有限公司

1. 注意事项

1.1. 程序设计注意事项

1.1.1. 程序文件说明

Project.hex: 用户程序编译后生成的应用程序文件。

usr_cfg.bin: 调用 makecode.exe 后生成的用户配置程序，需要用烧录器或者其它烧写工具写入芯片，脚本执行完会删除该文件。

app_project.bin: 调用 makecode.exe 后生成的用户应用程序，需要用烧录器或者其它烧写工具写入芯片，脚本执行完会删除该文件。

makecode.exe: 用户应用程序和用户配置程序生成工具，用户程序编译工程配置了每次编译后会自动调用此程序。

hex2bin.exe: 将.hex 文件转成.bin 文件。

js_link_burn.exe: 将 app_project.bin (用户应用程序) 和 usr_cfg.bin (用户配置程序) 合成 js_link_burn_js8l810.bin (用户合并烧录程序)。

1.1.2. 用户应用程序使用

- 若芯片不使用在 makecode.ini 中指定的功能或者只用芯片默认功能(保证配置区全空)，那么用户编译出的程序，可以直接烧录芯片且在芯片不保护而且不校验 main 区的情况下，可以直接用仿真工具下载并 debug 程序。
- 若芯片使用 makecode.ini 中指定的功能,就需要配置 makecode.ini 中的内容并调用 makecode.exe (实现用户应用程序和配置程序的二次生成)，会把 Project.hex 生成 app_project.bin/app_project.hex (用户应用程序) 和 usr_cfg.bin/usr_cfg.hex (用户配置程序)，并将两个程序分别用烧录器或其它烧写工具烧录。
- 发布的 SDK 中，用户程序编译工程已经配置了每次编译后自动调用 makecode.exe 文件，从而实现更新 usr_cfg.bin/usr_cfg.hex 和 app_project.bin/app_project.bin 文件。
- 用我司开发的 JS_LINK 烧录工具烧录程序时，因程序包含 usr_cfg 信息，需保证 makecode.ini 配置的功能对应上实际功能，否则部分配置不当会导致程序出现异常。

1.1.3. 用户配置程序使用

- 用户配置程序生成
 - 芯片可通过 makecode.ini 配置【用户配置程序说明】中详细列出的功能。
 - 用户应用程序需要和使用 makecode.ini 生成的用户配置程序配合使用才能实现在【用户配置程序说明】中列出的功能。
 - 用户编译出应用代码后需要调用我司开发的 makecode.exe 执行文件实现用户程序 and 用户配置程序的组合(app_project.bin/app_project.hex 和 usr_cfg.bin/usr_cfg.hex)。**用户程序编译工程已经配置了每次编译后自动调用 makecode.exe 文件**，用户可通过烧录工具烧录用户程序和用户配置程序。

- 用户配置程序说明

用户配置程序的修改可通过用户配置文件 makecode.ini 实现，**所有配置为 16 进制，前面不加 0x，配置内容中 '=' 前后不要加空格等额外符号。**

makecode.ini 中有如下功能可设置：

– CODE_PROTECT_DIS 代码不保护

0: 代码保护

1: 代码不保护 (默认)

– MAIN_WRITE_PER_L、MAIN_WRITE_PER_H 用户程序 main 区使能擦写低位和高位标识。

配置的内容是 16bits 数据, 每一个 bit 控制 1k (8 个 sector) 内容, 16 个 bit 共控制 16k 内容, bit0~bit15 分别控制 sector0~sector127, 默认全部 sector 使能擦写功能。

例如: MAIN_WRITE_PER_L=FE、MAIN_WRITE_PER_H = FF 表示 sector0~sector7 不能擦写, 其它 sector 都可擦写。

– MAIN_CODE_CHECK_EN 用户 main 程序区代码校验使能标识,

0: 代码校验不使能 (默认)

1: 代码校验使能。校验不通过, 用户程序不能启动

若用户使用了 makecode.ini 生成的 bin/hex 文件, 而且用户程序是配置有校验功能, 那么用户使用 eflash 保存参数到用户程序校验区内, 若重新开机时, 芯片检测到用户程序校验不正确则不能开机。故在保存参数时, 需把保存参数的 eflash 地址挪到不统计 crc 校验的位置。

– MAIN_CODE_LENGTH_L、MAIN_CODE_LENGTH_H CRC 校验的 CODE 长度低 8 位、高 7 位,

以 byte 为单位, 超过该长度的区域为 DATA 区。CODE_LEN 的大小为 sector*sector 个数; 若使能 CRC 校验, CODE_LEN=CRC 校验代码长度+2byte (CRC 结果)

– SWD_EN SWD 使能

0: SWD 失能, 需要用户程序调用

SYSTEM_OCDS_ENABLE; `//#define SYSTEM_OCDS_ENABLE (SYSCON1_L |= 0x40)`

同时作用才能关闭 SWD 接口, 关闭 SWD 前需要延时 150ms 以上, 为了能方便使用 swd 接口烧录/升级程序。

1: SWD 使能

– MCLR_EN MCLR(Reset pin PA6)使能

0: 普通 IO

1: MCLR pin (默认复位引脚使能)

– SWD_CLK_PULLUP SWD_CLK 引脚上下拉配置, 芯片默认上拉 (PA3), 切记, 只能配置上拉或下拉。

使用我司开发的配置工具配置如下:

0: 下拉

1: 上拉 (默认)

1.1.4. 用户 main 区域 FLASH 操作注意事项

- 用户 main 区编译空间配置

若使用用户 main 区代码校验功能, 就要同时配置 MAIN_CODE_LENGTH_L、MAIN_CODE_LENGTH_H 的大小, 使编译出的代码大小要小于等于配置文件中配置的 MAIN_CODE_LENGTH_L、MAIN_CODE_LENGTH_H 的配置值减去 2 字节 (此 2 字节放校验值)。

举例如下:

打开 makecode.ini 修改为 MAIN_CODE_LENGTH_L=00、MAIN_CODE_LENGTH_H=3C。

打开工程选项菜单配置代码大小为 3BFE, 其中 0x3BFE~0x3BFF 就是保存代码 crc 的。

- 芯片 sector 擦除

对同一个地址重复写数据需要执行擦除操作然后再写数据。请不要频繁保存参数, 可以把保存参数的

空间分成若干段，每一段都保存完成，然后需要保存就再次执行擦除操作，继续保存，避免频繁擦除芯片的某个 sector。

1.1.5. 用户 NVR 区 FLASH 操作注意事项

- NVR0~1, NVR2 前面部分区域

用户可以在 NVR0~1 保存数据信息，**但是 NVR2 不允许保存数据信息。**

- NVR2 后面部分区域

此区域作为用户特殊功能配置信息保存区，配置 makecode.ini 文件内容，调用 makecode.exe 生成 usr_cfg.bin/hex。

1.2. 复位功能(MCLR)关闭

芯片 PA6 引脚默认复位功能(MCLR)，低电平有效，在设计电路时此引脚不要接能影响芯片开机的外设。复位功能(MCLR)可以通过用户配置程序关闭，然后把配置信息写入芯片，这样芯片就不会有外部管脚复位功能。详见：【用户配置程序使用】中的说明。

1.3. 系统寄存器和 LVD 寄存器配置

配置系统寄存器和 LVDCON 寄存器，若已经是锁定状态（写失能），就需要先调用解锁命令后再配置寄存器，若需要再次锁定可调用锁定命令。

例如：

```
#define SYSTEM_WRITE_ENABLE (SYS_KEY = 0xE4)
#define SYSTEM_WRITE_DISABLE (SYS_KEY = 0x00)
```

1.4. SWD 使用注意事项

SWD_CLK,SWD_DATA 作为通用 IO 的配置

- 在用户配置文件 makecode.ini 中 SWD_EN 配置为 SWD_EN=0,
- 在用户程序中使用如下代码失能 SWD。

```
SYSTEM_OCDS_DISABLE;
```

这样程序就能在运行此代码后把 SWD 关闭，SWD_CLK 和 SWD_DATA 可作为通用 IO 使用。

在 SWD 失能前，**需要延时 150ms 以上**，为了可以在 SWD 失能前烧录设备重新控制芯片用 SWD 烧录程序（否者需要进入超级模式通过 SWD 接口和 PA0 控制芯片进行烧录）。

1.4.1. SWD_CLK 引脚电平对正常开机的影响

用户配置区需要配置 SWD_CLK 引脚开机后是否有上下拉功能(用户配置区全空或校验失败会默认上拉)，SWD_CLK, SWD_DAT, PA0 三个引脚需要在芯片开机时满足特殊电平才能保证芯片正常开机。为了方便用户设计硬件电路，若 SWD_CLK 配置是上拉/下拉功能，开机时 SWD_CLK 电平要保证一直是高/低电平（SWD_CLK 配置上拉，开机时此引脚电平要为高；SWD_CLK 配置下拉，开机时此引脚电平要为低），这样，芯片便会正常开机。次引脚不能接开机时影响电平的外设，例如：ADC、LED 等。

1.5. LCD 使用注意事项

当 LCD 模块把 SWD 口 IO 作为 LCD 功能，SWD 功能自动关闭，最好不用 SWD 口 IO 做 LCD 功能，方便用户使用 SWD 功能。

1.6. RTC 使用注意事项

要读 RTC 模块工作中计数值，把 RTCC_CON0 寄存器第 3 位 REG_SEL 置 1。

要读 RTC 模块初始设置值，把 RTCC_CON0 寄存器第 3 位 REG_SEL 置 0。

1.7. 唤醒注意事项

如果睡眠时系统跑 256K，唤醒系统需配置 SYSCON0_H 寄存器的 SLEEP_DLY_CNT ≥ 2 。

1.8. 芯片连接 J-Link 注意事项

当 J-Link 连接芯片寻找 SWD 时，需要做到同电源同地，即芯片的电源要和 J-Link 的参考电源一致且要同地。

珠海巨晟科技股份有限公司